



AVIS DE SOUTENANCE THESE DE DOCTORAT

Présentée par

Mme : FATIMA ZAHRAE ZENKOUAR

Discipline : Informatique

Spécialité : Informatique

Sujet de la thèse : Amélioration et implémentation sur des circuits de type FPGA des algorithmes de décodage du code LDPC.

Formation Doctorale : Sciences de l'ingénieur Sciences Physiques, Mathématiques et Informatique.

Thèse présentée et soutenue le samedi 25 décembre 2021 à 15h à la Salle de réunion devant le jury composé de :

Nom Prénom	Titre	Etablissement	
Hassan QJIDAA	PES	Faculté des Sciences Dhar El Mehraz de Fès	Président
Mohamed SABBANE	PES	Faculté des Sciences de Meknès	Rapporteur
Fatiha MRABTI	PES	Faculté des Sciences et Techniques de Fès	Rapporteur
Abdeljbbar CHERKAOUI	PH	Ecole Nationale des Sciences Appliquées de Tanger	Rapporteur
Rachid EL ALAMI	PH	Faculté des Sciences Dhar El Mehraz de Fès	Examineur
Said NAJAH	PH	Faculté des Sciences et Techniques de Fès	Directeur de Thèse

Laboratoire d'accueil : Systèmes intelligents et applications.

Etablissement : Faculté des Sciences et Techniques de Fès